

**Procedura valutativa ai sensi dell'art. 24, comma 6 della legge 30 dicembre 2010, n. 240 e ss.mm.ii. per la chiamata di tre professori universitari di ruolo di seconda fascia presso il Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma Tor Vergata, per il gruppo scientifico-disciplinare 09/IINF-01 e settore scientifico disciplinare IINF-01/A - Decreto Ministeriale 29 ottobre 2024, n. 1673 “Piano Straordinario per la progressione di carriera dei ricercatori a tempo indeterminato in possesso di abilitazione scientifica nazionale” (Riferimento 2501)**

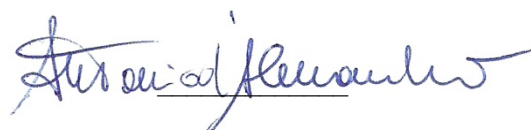
**Dichiarazione di partecipazione e di concordanza**

Il sottoscritto Prof. Antonio D'Alessandro, componente della commissione esaminatrice della procedura valutativa di cui in epigrafe, dichiara di aver partecipato in modalità telematica alla seduta preliminare, svoltasi in data 02/09/2025, per la determinazione dei criteri generali di valutazione dei candidati e di concordare con quanto contenuto nel “*Verbale n. 1 – Seduta preliminare*” e nei relativi allegati.

La presente dichiarazione costituisce parte integrante e sostanziale del verbale cui la stessa è allegata.

Roma 3 settembre 2025

Firma

A handwritten signature in blue ink, appearing to read 'Antonio D'Alessandro', is written over a horizontal line.